

## BAZELE ELECTRONICII

Nume	Grad didactic	Cursuri predate / Aplicații
------	---------------	-----------------------------

[Liviu Goraș](#)

Profesor dr.ing.

[Semnale, circuite și sisteme 1](#)

[Sinteza circuitelor analogice](#)

Complemente de teoria semnalelor și sistemelor

Proiectarea circuitelor integrate analogice

[Victor Grigoraș](#)

Profesor dr.ing.

[Semnale, circuite și sisteme 2](#)

[Circuite și sisteme neliniare](#)

[Arhitecturi și structuri paralele de calcul](#)

[Iulian Ciocoiu](#)

Profesor dr.ing.

[Circuite integrate pentru prelucrarea semnalelor](#)

[Prelucrarea digitală a semnalelor](#)

[Proiectarea sistemică a circuitelor integrate](#)

[Neculai Cojan](#)

Conferențiar dr.ing.

[Circuite integrate analogice](#)

[Tehnici de proiectare a circuitelor VLSI analogice](#)

Tehnici avansate de proiectare a circuitelor VLSI analogice

Proiectarea circuitelor VLSI de înaltă frecvență

[Mihail Florea](#)

Conferențiar dr.ing.

[Dispozitive electronice](#)

[Circuite electronice fundamentale](#)

[Structuri integrate pentru aplicații de putere](#)

[Dispozitive semiconductoare de putere](#)

[Damian Imbrea](#)

Conferențiar dr.ing.

[Testare și testabilitate](#)

[Circuite integrate digitale](#)

Proiectarea avansată a circuitelor VLSI digitale

[Alexandru Lazăr](#)

Conferențiar dr.ing.

[Sisteme de interfațare a calculatoarelor](#)

[Tehnici de proiectare a circuitelor VLSI digitale](#)

Aplicații cu microcontrolere și circuite DSP

[Cristian Neacșu](#)

Conferențiar dr.ing.

[Controlul calității](#)

[Andrei Maiorescu](#)

Șef lucrări dr.ing.

[Sisteme de calcul și operare](#)

Arhitecturi hard și soft pentru prelucrarea semnalelor

Rețele de calculatoare

Verificarea circuitelor integrate digitale

[Radu Matei](#)

Șef lucrări dr.ing.

[Modelarea componentelor electronice](#)

Sinteza filtrelor electrice 1, 2

[Paul Ungureanu](#) Șef lucrări dr. ing.

[Semnale, circuite și sisteme 2](#) (laborator)

[Circuite integrate pentru prelucrarea semnalelor](#) (laborator)

[Liviu Țigăeru](#)

Șef lucrări dr.ing.

[Materiale, componente și circuite pasive](#)

[Circuite VLSI reconfigurabile](#)

[Memorii semiconductoare](#)

Arcadie Cračan Asistent dr. ing.

Circuite integrate analogice (proiect, laborator)

Testare și testabilitate (laborator)

[Dinu Patelli](#) Asistent ing.

[Materiale, componente și circuite pasive](#) (laborator)

[Nicolae Patache](#)

Asistent dr. ing.

[Bazele tehnologice ale microelectronicii 1](#)

[Bazele tehnologice ale microelectronicii 2](#)

Semnale, circuite și sisteme (laborator)

[Dispozitive electronice](#) (laborator)

[Circuite electronice fundamentale](#) (laborator)

Nicolae Cojan

Asistent dr. ing.

Tehnici de proiectare a circuitelor integrate analogice (laborator)

Circuite integrate analogice (laborator)

[Gabriel Bonteanu](#)

Asistent dr. ing.

[Circuite electronice fundamentale](#) (laborator)

[Dispozitive electronice](#) (laborator)

[Circuite integrate digitale](#) (laborator)

{backbutton}